(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平7-126094

(43)公開日 平成7年(1995)5月16日

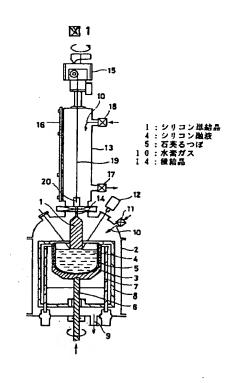
(51) Int.Cl. <sup>6</sup>	識別記号	庁内整理番号	FΙ	技術表示箇所
C30B 15/00	Z			
27/02			•	
29/06	502 K	8216-4G		
# H O 1 L 21/20	8 P			
			金融本等	未請求 請求項の数2 OL (全 4 頁)
			一 一 一	未開水 開水場の数2 OL (宝 4 頁)
(21)出願番号	特顧平5-266768		(71)出顧人	000005108
		•		株式会社日立製作所
(22)出願日	平成5年(1993)10月26日			東京都千代田区神田駿河台四丁目6番地
	•		(71)出願人	000233505
•				日立東京エレクトロニクス株式会社
				東京都青梅市藤橋3丁目3番地の2
			(72)発明者	鈴木 計弥
				東京都小平市上水本町5丁目20番1号 株
				式会社日立製作所半導体事業部内
			(72)発明者	
				東京都小平市上水本町5丁目20番1号 株
	•		(= 1) (=	式会社日立製作所半導体事業部内
			(74)代理人	21 == 1 177 2 1111
				最終頁に続く

# (54) 【発明の名称】 シリコン単結晶製造装置

#### (57)【要約】

【目的】 単結晶シリコン製造時における高速の引上げ速度を維持しつつ、同時にゲート酸化膜の耐圧強度を確保できるシリコン単結晶製造装置を提供する。

【構成】 石英るつぼ5の中のシリコン融液4に種結晶 14を浸し、これを引き上げてシリコン単結晶1を成長させる、チョクラルスキー法によるシリコン単結晶製造 装置であって、キャリアガスとして水素ガス10を使用するものである。この装置によれば、シリコン単結晶1の製造が水素ガス雰囲気中で行われるので、製造と同時にゲート酸化膜の耐圧強度を確保するためのアニール処理をすることができる。したがって、引上げ後においての新たなプロセスを追加することなく、形成されたデバイスのゲート酸化膜の耐圧強度を確保することができ、また、引上げ速度を低下させることがないので、生産効率も悪化しない。



#### 【特許請求の範囲】

【請求項1】 石英るつぼの中のシリコン融液に種結晶 を浸し、前記種結晶と前記石英るつぼとを回転させなが ら前記種結晶を引き上げてシリコン単結晶を成長させる チョクラルスキー法によるシリコン単結晶製造装置であ って、前記シリコン単結晶の成長段階において用いられ るキャリアガスとして水素ガスが使用されることを特徴 とするシリコン単結晶製造装置。

【請求項2】 前記水素ガスを供給するガス供給口は、 引上げ炉と結晶取出し部とに設けられていることを特徴 10 とする請求項1記載のシリコン単結晶製造装置。

## 【発明の詳細な説明】

#### [0001]

【産業上の利用分野】本発明は、シリコン多結晶を融解 して種結晶を浸し、これを引き上げてシリコン単結晶を 成長させるCZ法(チョクラルスキー法)によるシリコ ン単結晶製造装置に関する。

## [0002]

【従来の技術】シリコン単結晶の製造装置には、FZ法 (フローティングゾーン法) やС Z法 (チョクラルスキ 20 ー法)が用いられたものなどがあるが、半導体集積回路 装置に使用される電気比抵抗の低いシリコンウエハを製 造する場合には、CZ法が用いられた装置が使用されて いる。ここでCZ法とは、石英るつぼの中でシリコン多 結晶を融解して種結晶を浸し、この種結晶とるつぼとを 回転させながら引き上げて、シリコン単結晶を成長させ る方法である。

【0003】そして、単結晶シリコンの引き上げは、シ リコン融液の表面から蒸発するSiOを除去するため に、アルゴンをキャリアガスとして減圧アルゴン雰囲気 30 中(1000~2000Pa)で行われている。また、 生産効率を上げるために、平均1.0mm/min という比較 的高速の引上げ速度で行われている。

【0004】とのようなもとに製造される単結晶シリコ ンであるが、今日、デバイスの高集積化に伴ってゲート 酸化膜の薄膜化が進み、その結果、このゲート酸化膜に かかる電界が相対的に増大することから、酸化膜耐圧強 度の向上が重要な課題になっている。酸化膜の耐圧特性 劣化の原因は、異物、表面の微視的な平滑度、アルカリ イオンや重金属による汚染などのように主としてウエハ 40 の加工プロセスに起因するものと、シリコン単結晶の結 晶構造、すなわちバルク特性に起因するものとに分けら

【0005】この中でバルク特性については、単結晶シ リコン引上げ時における引上げ速度が密接に関連してお り、引上げ速度が遅いほどゲート酸化膜の耐圧強度が向 上することが知られている。具体的には、バルク積層欠 陥との関係から、約0.4 mm/min 以下の引上げ速度で引 き上げた場合に結晶について著しい改善がみられ、酸化 膜耐圧強度が向上する。

【0006】しかし、前記したように、現状の量産プロ セスにおいては、引上げ速度の低下は生産効率の悪化に 直結するものであるために、引上げ速度は約1.0 mm/mi n とし、引上げ後のシリコンインゴットあるいはスライ スされた半導体ウエハを約1300℃以上の高温で熱処 理する溶体化処理、あるいは水素ガス雰囲気中でのウエ ハ熱処理などの事後的処理によってゲート酸化膜の耐圧 強度の改善が図られている。

## [0007]

【発明が解決しようとする課題】しかし、このようなデ バイスのゲート酸化膜の耐圧強度改善策は、いずれも一 連のウエハ製造プロセスに新たな工程を追加することを 意味し、製造コストがアップすることになる。

【0008】そこで、本発明の目的は、単結晶シリコン 製造時における高速の引上げ速度を維持しつつ、引上げ 後に事後的処理を施すことなくゲート酸化膜の耐圧強度 を確保できるシリコン単結晶の製造に関する技術を提供 することにある。

【0009】本発明の前記ならびにその他の目的と新規 な特徴は、本明細書の記述及び添付図面から明らかにな るであろう。

## [0010]

【課題を解決するための手段】本願において開示される 発明のうち、代表的なものの概要を説明すれば、次の通 りである。

【0011】すなわち、本発明のシリコン単結晶製造装 置はCZ法によるシリコン単結晶製造装置、つまり、石 英るつぼの中のシリコン融液に種結晶を浸し、種結晶と 石英るつぼとを回転させながら種結晶を引き上げてシリ コン単結晶を成長させるシリコン単結晶製造装置であっ て、このシリコン単結晶の成長段階において用いられる キャリアガスとして水素ガスが使用されているものであ る。

#### [0012]

【作用】上記のようなシリコン単結晶製造装置によれ ば、シリコン単結晶の製造が水素ガス雰囲気中で行われ るので、シリコン単結晶の成長段階において、同時にゲ ート酸化膜の耐圧強度を確保するためのアニール処理が なされることになる。したがって、引上げ後においての 新たなプロセスを追加することなく、形成されたデバイ スのゲート酸化膜の耐圧強度を確保することが可能にな る。

【0013】また、単結晶シリコンの製造時における引 上げ速度を低下させることなく上記アニール処理が可能 なので、生産効率を悪化させることもない。

### [0014]

【実施例】以下、本発明の実施例を、図面に基づいてさ らに詳細に説明する。

【0015】図1は本発明の一実施例であるシリコン単 50 結晶製造装置を示す断面図である。

【0016】本シリコン単結晶製造装置はCZ法により シリコン単結晶 1 を製造するもので、下方に位置する引 上げ炉2内の中央部には、高温での変形を支える黒鉛る つほ3に包囲され、内部に多結晶のシリコン融液4が収 容された石英るつぼ5が位置している。黒鉛るつぼ3の 底面には回転機構に加えて上昇機構をも有するロッド6 が接続され、シリコン単結晶1の成長段階においてシリ コン融液4の液面を一定位置に保ち液面付近の温度分布 を変化させないようになっている。

【0017】黒鉛るつぼ3の外周には、シリコン融液4 を加熱して一定温度に保つための黒鉛ヒータ7、およ び、この黒鉛ヒータ7の熱が外部へ発散することを防止 するための遮蔽板8が配置されている。

【0018】引上げ炉2の上部には、シリコン融液4の 表面から蒸発するSiOを排気口9から有効に排出する ためのキャリアガスとして、水素ガス10を供給するガ ス供給口11が開設され、また、シリコン単結晶1が液 面をつり上げてつくるメニスカス部からの光の位置移動 を直径の増減として光学的に検出し、成長するシリコン 単結晶1の直径を一定に制御する光センサ12が設けら 20 いう高速で引き上げつつ上記アニール処理が可能なの れている。

【0019】引上げ炉2の上方には、この引上げ炉2に 開口して結晶取出し部13が、さらにその上方には、種 結晶14を回転させながら引き上げるワイヤ巻取り装置 15が設けられている。

【0020】結晶取出し部13には、引き上げられたシ リコン単結晶1を側方から取り出すための開閉扉16が 設けられ、また、前記引上げ炉2と同様に、シリコン単 結晶 1 からのS i Oを有効に排気口 1 7 から排出するた めの水素ガス10を供給するガス供給口18が開設され 30 ている。したがって、本実施例においては、シリコン単 結晶1の製造は水素ガス雰囲気中において行われるよう になっている。

【0021】ワイヤ巻取り装置15は、ワイヤ19によ ってシリコン融液4に対して垂直に設けられた種結晶ホ ルダ20に保持された種結晶14を多結晶のシリコン融 液4の中に浸し、これを回転させながら、たとえば約1. Omm/min の速度で引き上げるもので、これによって種 結晶14に続いてシリコン単結晶1が成長するものであ る。

【0022】とのように、本実施例のシリコン単結晶製 造装置においては、前記のように、SiOを排出するた めのキャリアガスとして水素ガス10が用いられ、シリ コン単結晶 1 の製造が水素ガス雰囲気中で行われるの で、シリコン単結晶1の成長段階において、同時にゲー ト酸化膜の耐圧強度を確保するためのアニール処理がな されることになる。

【0023】したがって、引上げ後において、シリコン インゴットあるいはスライスされた半導体ウエハを溶体 化処理をしたり、あるいは水素ガス雰囲気中で熱処理を 50

するといった新たなプロセスを追加することなく、形成 されたデバイスのゲート酸化膜の耐圧強度を確保すると とが可能になる。

【0024】これについて詳述すると、本実施例のシリ コン単結晶製造装置で製造されたシリコン単結晶1によ る半導体チップに形成されたデバイスの酸化膜耐圧良品 取得率、すなわち、半導体チップベースでの耐圧破壊強 度が8MV/cm以上の発生率が80%以上である半導体ウ エハが取得される割合は、本発明者等の実験によれば5 0~70%であった。一方、従来のシリコン単結晶製造 装置で製造されたシリコン単結晶(溶体化処理などの事 後的処理を施す前の状態のもの)における酸化膜耐圧良 品取得率は10~20%である。

【0025】したがって、形成されたデバイスにおける ゲート酸化膜の耐圧強度の確保について顕著な効果があ ることが確認される。

【0026】さらに、本実施例のシリコン単結晶製造装 置によれば、単結晶シリコン1の製造時における引上げ 速度を低下させることなく、たとえば約1.0mm/min と で、生産効率を悪化させることもない。

【0027】以上、本発明者によってなされた発明を実 施例に基づき具体的に説明したが、本発明は前記実施例 に限定されるものではなく、その要旨を逸脱しない範囲 で種々変更可能であることは言うまでもない。

【0028】たとえば、本実施例のシリコン単結晶製造 装置においては、効率よくアニール処理をするために、 水素ガス10を供給するガス供給口11,18を引上げ 炉2の上部と結晶取出し部13の計2カ所に設けている が、たとえば一方のみに設けることや、3カ所以上に設 けることも可能である。したがって、シリコン単結晶1 の製造が水素ガス雰囲気中において行われるようにされ ている限り、水素ガス10は種々の方法で供給すること ができる。

[0029]

【発明の効果】本願において開示される発明のうち、代 表的なものによって得られる効果を簡単に説明すれば下 記の通りである。

【0030】(1).すなわち、本発明のシリコン単結晶製 造装置によれば、シリコン単結晶の製造が水素ガス雰囲 40 気中で行われるので、シリコン単結晶の成長段階におい て、これと並行してゲート酸化膜の耐圧強度を確保する ためのアニール処理がなされることになる。

【0031】(2).したがって、引上げ後においての新た。 なプロセスを追加することなく、形成されたデバイスの ゲート酸化膜の耐圧強度を確保することが可能になるの で、製造コストがアップすることなく、より量産プロセ スに適した製造装置とすることができる。

【0032】(3).また、上記のアニール処理は、単結晶 シリコンの製造時における引上げ速度を高速に維持した

5

ままで行えるので、引上け速度の低下による生産効率の 悪化を来すこともない。

# 【図面の簡単な説明】

【図1】本発明の実施例1によるシリコン単結晶製造装置を示す断面図である。

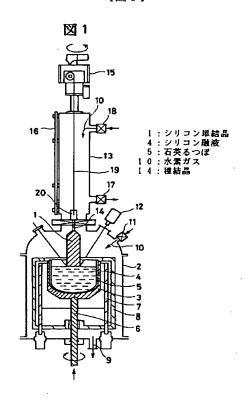
# 【符号の説明】

- 1 シリコン単結晶
- 2 引上げ炉
- 3 黒鉛るつぼ
- 4 シリコン融液
- 5 石英るつぼ
- 6 ロッド
- 7 黒鉛ヒータ

# \*8 遮蔽板

- 9 排気口
- 10 水素ガス
- 11 ガス供給口
- 12 光センサ
- 13 結晶取出し部
- 14 種結晶
- 15 ワイヤ巻取り装置
- 16 開閉扉
- 10 17 排気口
  - 18 ガス供給口
  - 19 ワイヤ
- \* 20 種結晶ホルダ

【図1】



## フロントページの続き

# (72)発明者 藤田 正人

東京都小平市上水本町5丁目20番1号 株式会社日立製作所半導体事業部内

## (72)発明者 安吉 啓一

東京都青梅市藤橋3丁目3番地2 日立東 京エレクトロニクス株式会社内